

## FPGAベース基板 RTD-XC3S250E\_MP01

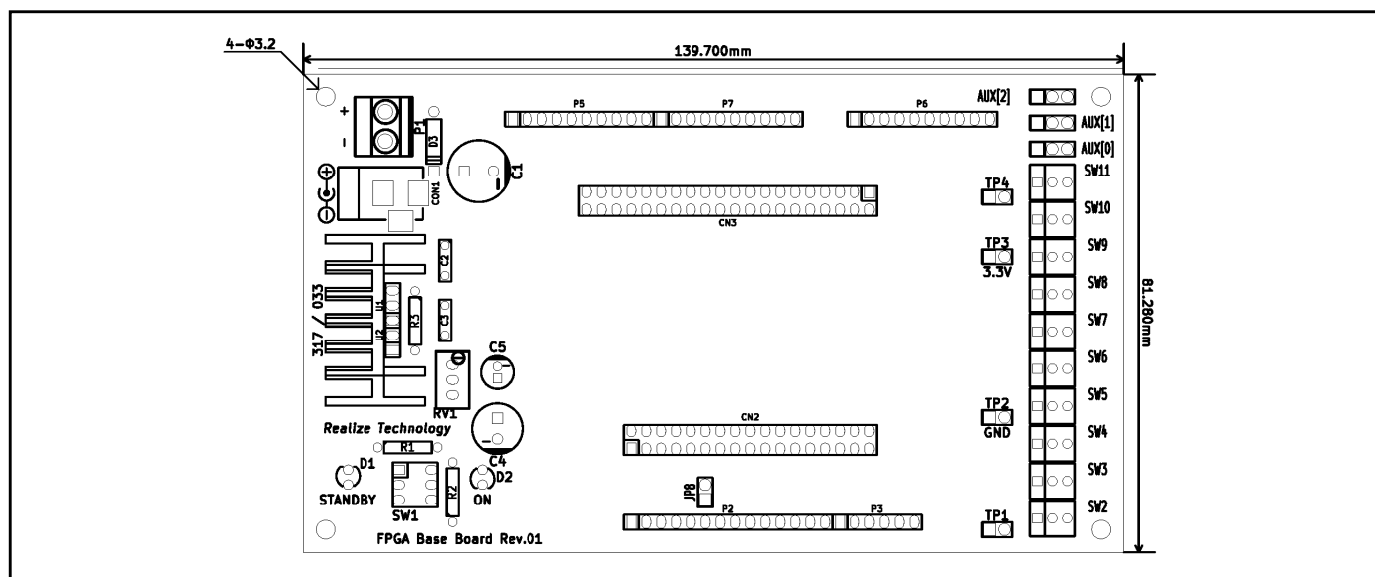
## 【概要】

RTD-XC3S250E\_MP01は、DesignWaveマガジン2007年7月号付属基板（ザイリンクス社製 XC3S250E搭載ボード）および同等品用のベース基板です。

## 【仕様】

- ・電源安定化回路、電源ON/OFFスイッチ搭載  
※FPGAが搭載されているメイン基板側に3.3V生成のレギュレータを組み込んだ場合は、本ボードの安定化回路を使用しないで下さい。
- ・電源電圧安定化素子  
可変定電圧用三端子レギュレータまたは3.3V固定電圧用三端子レギュレータのいずれも使用可能です。  
※いずれか一方をご使用下さい。
- ・電源電圧：通常の三端子レギュレータをご使用の場合7V以上、電源容量1A程度を推奨します。  
※低損失の三端子レギュレータの場合は、ご使用の素子の条件を満たす電源電圧を供給して下さい。  
必要に応じてヒートシンクをご使用下さい。

## 【基板外形図】



## 【接続説明】

- ・ P1 : 電源供給
- ・ CON1 : 電源供給Φ2.1mm標準DCジャック用(センタープラス)  
※P1またはCON1のいずれか一方からのみ電源を供給して下さい。
- ・ SW1 : 電源ON/OFFスイッチ  
※FPGAが搭載されているメイン基板に直接電源を供給する場合は、SW1をONにしないで下さい。
- ・ FPGAが搭載されているメイン基板のI/O端子は、本ボードのP2/P3/P5/P6/P7、TP1/TP3/TP4、SW2~SW11とAUX[0]、AUX[1]、AUX[2]のパターンに接続されています。

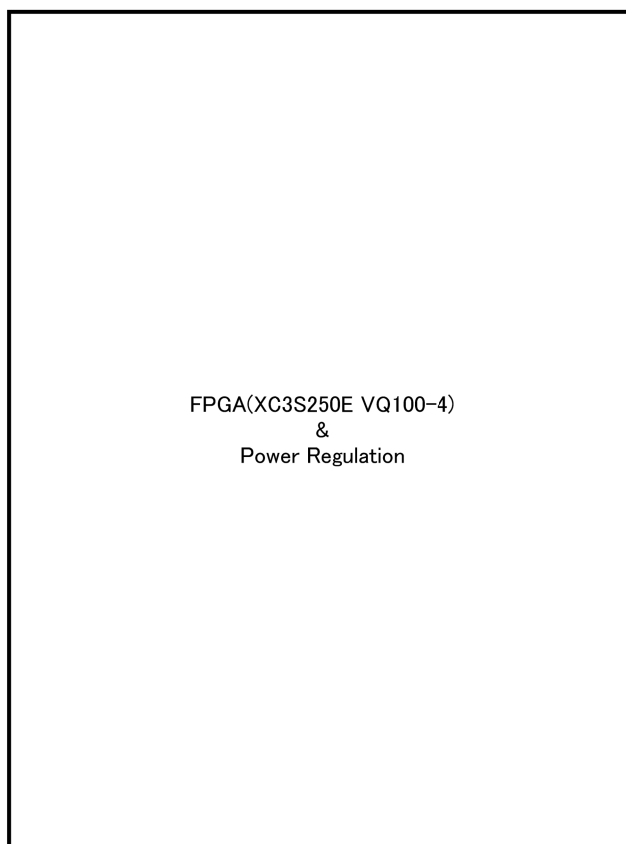
## 【ご確認事項】

- ①本基板は、FPGAの実験用基板です。ホビー、実験目的以外でのご使用は控えてください。
- ②本基板を使用して生じた結果につきましては、当社は責任を負いかねます事をご了承下さい。
- ③本基板の仕様につきましては、将来予告なしに変更する場合があります。

【FPGAボードとベースボード(本製品)コネクタの接続対照図】

FPGA Board Device Pin

P2	CN2_A01	2	1
	CN2_A02	4	2
	CN2_A03	9	3
	CN2_A04	11	4
	CN2_A05	13	5
	CN2_A06	3.3V	6
	CN2_A07	16	7
	CN2_A08	18	8
	CN2_A09	23	9
	CN2_A10	26	10
	CN2_A11	GND	11
	CN2_A12	30	12
	CN2_A13	33	13
		NC	14
P3	CN2_A06	3.3V	15
	CN2_A14	35	16
	CN2_A15	40	17
	CN2_A16	47	18
	CN2_A17	49	19
	CN2_A11	GND	20



Device Pin FPGA Board

1	NC		P5
2	68	CN3_B07	
3	70	CN3_B08	
4	78	CN3_B09	
5	84	CN3_B10	
6	86	CN3_B12	
7	91	CN3_B14	
8	94	CN3_B15	
9	95	CN3_A16	
10	GND	CN3_A11	
1	92	CN3_A15	P7
2	90	CN3_A14	
3	85	CN3_A12	
4	3.3V	CN3_A06	
5	79	CN3_A10	
6	71	CN3_A09	
7	67	CN3_A07	
8	65	CN3_A05	
9	GND	CN3_A11	
10	62	CN3_A04	

1	NC		P6
2	60	CN3_A03	
3	57	CN3_A02	
4	53	CN3_A01	
5	54	CN3_B01	
6	58	CN3_B02	
7	61	CN3_B03	
8	63	CN3_B04	
9	66	CN3_B05	
10	GND	CN3_A11	

Device Pin

FPGA Board

AUX[2]	3	CN2_B01
AUX[1]	5	CN2_B02
AUX[0]	10	CN2_B03
TP4	12	CN2_B04
SW11	15	CN2_B05
TP3	3.3V	CN2_B06
SW10	17	CN2_B07
SW9	22	CN2_B08
SW8	24	CN2_B09
SW7	27	CN2_B10
TP2	GND	CN2_B11
SW6	32	CN2_B12
SW5	34	CN2_B13
SW4	36	CN2_B14
SW3	41	CN2_B15
SW2	48	CN2_B16
TP1	38	CN2_B17

SW & Check Port